

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
14 avril 2005 (14.04.2005)

PCT

(10) Numéro de publication internationale  
WO 2005/034148 A1

(51) Classification internationale des brevets<sup>7</sup> : H01C 1/16

(21) Numéro de la demande internationale :  
PCT/FR2004/050476

(22) Date de dépôt international : 1 octobre 2004 (01.10.2004)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :  
0350651 3 octobre 2003 (03.10.2003) FR

(71) Déposant (pour tous les États désignés sauf US) : COM-  
MISSARIAT A L'ENERGIE ATOMIQUE [FR/FR];  
31-33, rue de la Fédération, F-75752 Paris 15ème (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (pour US seulement) : GASSE,  
Adrien [FR/FR]; 31, rue Pascal, F-38100 Grenoble (FR).  
PARAT, Guy [FR/FR]; 26, rue du Drac, F-38640 Claix  
(FR).

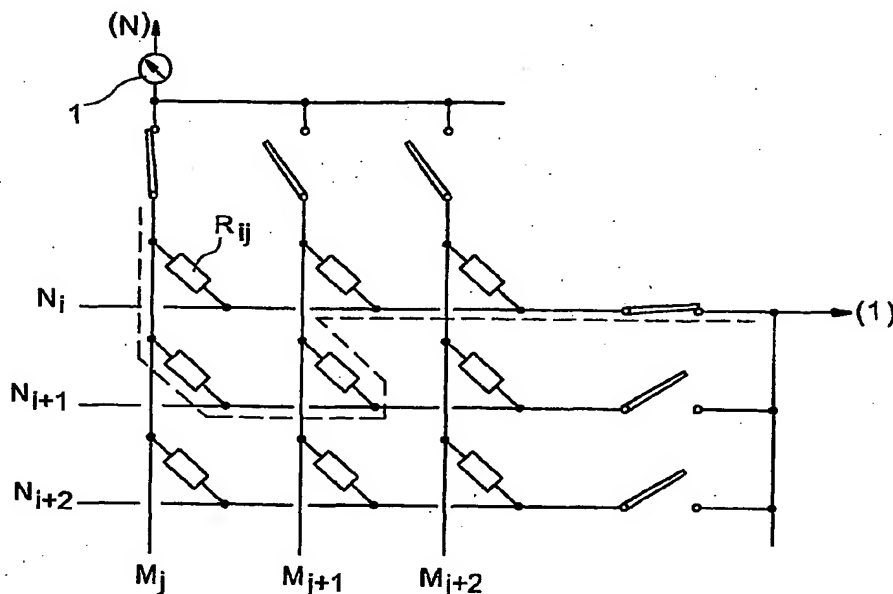
(74) Mandataire : POULIN, Gérard; Brevatome, 3, rue du  
Docteur Lancereaux, F-75008 Paris (FR).

(81) États désignés (sauf indication contraire, pour tout titre de  
protection nationale disponible) : AE, AG, AL, AM, AT,  
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,  
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,  
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,  
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,  
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,

[Suite sur la page suivante]

(54) Title: INDEPENDENTLY ADDRESSABLE RESISTANCE MATRIXES AND METHOD FOR THE PRODUCTION  
THEREOF

(54) Titre : MATRICE DE RESISTANCES ADRESSABLES INDEPENDAMMENT, ET SON PROCEDE DE REALISATION



(57) Abstract: The independently addressable matrixes are currently used to control miniature elements. The aim of the invention is to solve the problem caused by the loss of power dissipated in the addressed resistance by choosing a negative temperature coefficient resistance material in order to increase the addressing output of said resistance. The invention also relates to a method for the production thereof.

[Suite sur la page suivante]

WO 2005/034148 A1



PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN,  
TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

- (84) États désignés (sauf indication contraire, pour tout titre de protection régionale disponible) : ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasién (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

**Publiée :**

- avec rapport de recherche internationale
- avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont requises

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

---

(57) Abrégé : Les matrices de résistances adressables indépendamment sont couramment utilisées pour commander des éléments miniatures. L'invention se propose de résoudre le problème posé par la perte de puissance dissipée dans la résistance adressée en choisissant pour cette résistance un matériau à résistance à coefficient de température négatif, qui permet d'augmenter le rendement d'adressage de cette résistance. Une méthode de fabrication est également décrite.